

**Alexis PASTUREL**  
 26 Rue de Chartres - Bâtiment A  
 91400 ORSAY  
 06 . 11 . 34 . 68 . 49 - alexis.pasturel@free.fr  
 23 ans - Permis B, véhicule personnel

## Projet Professionnel : Ingénieur Développement Matériel, Systèmes Embarqués

---

### Expérience Professionnelle

---

Actuellement depuis 10/2011	<b>Ingénieur de Développement sur FPGA</b> au sein de l'équipe ingénierie de TechwaY à Villebon-sur-Yvette. (91).
2011 6 mois	<b>Ingénieur stagiaire</b> au sein de l'équipe ingénierie de TechwaY à Villebon-sur-Yvette. (91). <b>Mission :</b> Etude et développement d'une IP SATA pour FPGA Xilinx Virtex 5. Etude du SATA et son milieu environnant (bibliographie). Conception d'une IP SATA à partir de la norme, et tests de performances sur cible FPGA.
2010 3 + 5 mois	<b>Ingénieur stagiaire</b> au sein de l'équipe de recherche CAIRN à l'ENSSAT à Lannion (22). <b>Mission :</b> Développement d'un ordonnancement spatio-temporel de tâches pour une plateforme reconfigurable dynamiquement. Mise en oeuvre d'un réseau de neurones de type Hopfield sur FPGA (Xilinx Virtex 5). Suivi de la mission en projet technologique de fin d'études (cursus ENSSAT).
2008 3 mois	<b>Technicien stagiaire</b> au Centre Régional d'Opérations de Sauvetages et de Secours de Jobourg (50). <b>Mission :</b> Informatisation de formulaires papiers (prises d'informations lors d'opérations de secours) sous forme d'une application web avec base de données.
2007 - 2009 3 x 2 mois	<b>Responsable rayon Fruits et Légumes</b> Intermarché Saint-Pair sur Mer (50). <b>Mission :</b> Mise en rayon, gestion des stocks, inventaire.

### Formation

---

2008 - 2011	<b>Diplôme Ingénieur Electronique et Informatique Industrielle</b> à l'Ecole Nationale Supérieure des Sciences Appliquées et de Technologie (ENSSAT) de Lannion (22).
2006 - 2008	<b>Diplôme Universitaire de Technologie Génie Electrique et Informatique Industrielle</b> à l'Institut Universitaire de Technologie Cherbourg-Manche de Cherbourg-Octeville (50).
2005 - 2006	<b>Baccalauréat Scientifique/Sciences de l'Ingénieur</b> au Lycée Julliot de la Morandière de Granville (50). (Mention : Assez Bien)

### Compétences

---

#### Electronique

- Développement matériel sur FPGA (kit de dev. MV507 Xilinx et DE2 Altera) ; DSP ; Microcontrôleur ; PAL
- Conception de circuits ; Modélisation et spécification de systèmes temps-réels
- Langages : C / C ++ ; VHDL ; AHDL ; Assembleur
- Logiciels : Suite logicielle Xilinx ; Synplify Premier ; Altera Quartus II ; ModelSim ; VxWorks ; Matlab ; Scilab

#### Management

- **Chef de projet :** Pilotage et mise en oeuvre d'événements culturels départementaux, sur Lannion (22).  
*Salon sur la culture japonaise :* démonstration d'arts martiaux, origami, anime, jeux vidéo  
*Festival des langues :* cours express de découverte de langues et des cultures associées
- Logiciel : MS Project

#### Informatique

- Langages : C / C ++ ; ProC ; Java ; Python ; Qt ; xhtml ; PHP ; Javascript ; Ajax
- Logiciels : Eclipse ; Qt Creator ; Dreamweaver CS3
- Systèmes d'exploitation : Windows XP/Vista ; Mac Os X 10.5/10.6 ; Ubuntu ; Open Suse

#### Langues

- Anglais : Bonne expression écrite ; expression orale moyenne (Score TOEIC : 805)

### Centres d'intérêts

- 
- Pratique sportive (loisir) : tir sportif ; natation
  - Loisirs : jeux de plateaux ; jeux de rôle
  - Cinéma : oriental
  - Développement web : applications et sites à caractère ludique ( <http://www.lexinfo.fr> )